

Kevin CROSTA

Ingénieur d'études FPGA confirmé – 8 ans d'expérience

A propos de moi

Ingénieur R&D spécialisé dans le développement FPGA, mon parcours s'appuie sur de solides expériences en bureau d'études dans des secteurs d'activités divers. Actuellement à la recherche de nouvelles opportunités dans le but de confirmer mes compétences et les diversifier, je saurai mettre à profit mon expertise et mes qualités humaines dans les missions qui me seront confiées.

Expériences Professionnelles

Ingénieur Bureau d'études | Leroy Automation (31) - 09-2019 / Aujourd'hui

Missions :

- Conception et développement de FPGA en milieu contraint (ferroviaire)
- Rédaction/ suivi de documentation niveau SIL2.
- Pilotage d'activité projet au niveau métier (suivi, planification...).

Réalisations :

- Pilote FPGA sur projet BRIO TRDP safety SIL2 (activités de spécification, conception, pilotage de l'équipe FPGA et V&V, design, analyse et mise en œuvre sur cible Spartan6)
- Pilote FPGA sur projet ACS (station débarquée) (activités de spécification, conception (PCIe, AXI), design, et mise en œuvre sur cible Artix7 (Vivado))
- Pilote FPGA sur projet militaire (suivi spécification, rédaction document de test et Testbench, Validation sur cible)

Ingénieur Bureau d'études | AKKODIS (31) - 02-2019 / 07-2019

Missions :

- Renfort du plateau AKKODIS chez AIRBUS D&S

Réalisations :

- Conception et configuration d'outils de support projet et client (JIRA)
- Codage de testBenchs pour des applications développées pour un Satellite.

Ingénieur Bureau d'études | LGM Ingénieries (31) - 02-2017 / 12-2019

Missions :

- Développement de FPGA en milieu contraint (militaire)
- Support de l'équipe R&D (développement logiciel, Test/intégration produits, Activités de maintenance et d'expertise de produits...)

Réalisations :

- carte pilotage de treuil automatique pour REEL : spécification, définition de l'architecture et développement du FPGA (DO254 DAL C, Microsemi IGLOO 2)
- Analyse d'obsolescence des EPLD d'une platine de porte pour KEOLIS.

Ingénieur FPGA | Vitesco Technologies (31) - 01-2016 / 12-2016

Missions :

- Développement d'un prototype de carte de commande pour moteur Brushless de scooter

Réalisation :

- Développement/test d'un processeur softcore sur Cible Microsemi Smartfusion2, de la gestion des I/O (VHDL) et lois de contrôle (langage C)

Formation


2013/2015 - Master Génie des Systèmes pour l'Aéronautique et les Transports, spécialité Ingénierie des Systèmes Électroniques Embarqués, Université de Bordeaux

2011/2013 – Licence Electronique, Electrotechnique et Automatique, Université de Bordeaux




Contact

 06 48 62 68 44

 crostakevin@gmail.com







 Montpellier, France

 www.linkedin.com/in/kevin-crosta

LANGUES

- Français : maternel
- Anglais : niveau B1-C (735 au TOEIC)

Compétences

- Développement FPGA 
- Codage TestBench 
- Intégration/test sur cible 
- Langage C 
- Python,TCL 
- DOORs 
- Électronique numérique 
- Pilotage d'équipe métier 
- Rédaction de spécification 

Qualités

- Capacité d'écoute et de dialogue
- Sens des responsabilités
- Force de propositions et d'innovations
- Autonomie technique et projet
- Travail en équipe

Centres d'intérêt

- Activités sportives (football, tennis...)
- Voyages